

プレスリリース  
2012 年 11 月 13 日

## ザイリンクス、All Programmable 次世代ソリューションを 「Embedded Technology 2012」で展示

最先端 28nm HPL プロセス テクノロジーを採用した  
All Programmable FPGA、SoC、3D IC を一挙に紹介

ザイリンクス社の日本法人ザイリンクス株式会社（東京都品川区、代表取締役社長 サム ローガン）は、11 月 14 日（水）から 16 日（金）までパシフィコ横浜で開催される「Embedded Technology 2012」（主催：社団法人組込みシステム技術協会 JASA）に出展する。ザイリンクス ブース（小間番号：F-30）では、ハードウェア、ソフトウェア、そして I/O が密接に統合された業界初の All Programmable デバイス ファミリーである Zynq™-7000 All Programmable SoC および最先端 28nm プロセスを採用した革新的な All Programmable 7 シリーズ FPGA およびプラットフォームを一挙に紹介する。また、Zynq-7000 All Programmable SoC による FPGA の柔軟性とスケーラビリティ、ASIC 相当のパフォーマンスと消費電力、そして ASSP の使いやすさを簡単に体感できるよう、様々なデモンストレーションを行う。さらに、28nm プロセス採用の最新ファミリ 7 シリーズ FPGA による、かつてない低電力、ハイパフォーマンス、そして容易なデザインの移行性などを販売代理店およびサードパーティ各社と共同出展する。

### **Zynq-7000 All Programmable SoC デモ実演**

- ・ HD 映像のリアルタイム画像処理
- ・ 画像コントラスト改善 IP/ 暗号 IP デモ
- ・ PetaLinux デモ
- ・ モーター制御デモ
- ・ Zynq-7000 SoC ZC706 評価キット
- ・ OS マルチブートデモ
- ・ All Programmable デバイス評価用、Zynq-7000 All Programmable SoC 搭載エクステンション マイクロ コントローラーカード

### **7 シリーズ All Programmable FPGA / 最新 FPGA ソリューション デモ実演**

- ・ All Programmable Artix™-7 FPGA 評価キット
- ・ All Programmable Virtex®-7 FPGA VC709 評価キット PCIe Gen3 高帯域伝送デモ
- ・ Kintex™-7 FPGA 光伝送デモ
- ・ Vivado™ HLS による 高位合成デモ
- ・ Virtex-7 FPGA 搭載 ASIC 開発評価プラットフォーム「TB-7V-2000T-LSI」
- ・ Kintex-7 FPGA を使用した 4K2K へのアップ スケールデモ

展示内容に関する詳細は、<http://japan.xilinx.com/japan/events/2012/et2012/index.htm> を参照されたい。

## カンファレンス「FPGA トラック」で All Programmable イノベーションを紹介

パシフィック横浜内アネックスホールで行われるカンファレンス プログラムの「FPGA トラック」において、ザイリンクスの All Programmable 製品を利用することにより、柔軟性に優れたデザインの提供を可能とするイノベーションを紹介する。また、東京エレクトロン デバイス株式会社による FPGA 基礎知識の解説、Zynq-7000 All Programmable SoC の採用事例、Vivado HLS の活用方法が下記の講演で発表される。

### FPGA トラック :

- ・ 11月15日(木) 10:00~10:45  
「ザイリンクス All Programmable イノベーション」  
ザイリンクス マーケティング部 プロダクト マーケティング スペシャリスト 査 錚
- ・ 11月15日(木) 11:00~11:45  
「初めてでも良く解る！FPGA 初心者入門講座」  
東京エレクトロンデバイス PLD 部 ビジネス デベロップメント グループ 平野 修作 氏
- ・ 11月16日(金) 14:00~14:45  
「次世代組み込みシステム向け Zynq-7000 All Programmable SoC でデザインする理由  
~Zynq-7000 All Programmable SoC その価値を徹底解説~」  
東京エレクトロンデバイス PLD 事業部 PLD 部 臼井 秀和 氏
- ・ 11月16日(金) 15:00~15:45  
「RTL の手動作成から解放! 最高の QoR(結果品質) を生み出す高位合成ツールを体感する  
~業界で最も幅広い言語をカバーする Vivado HLS の活用方法~」  
東京エレクトロンデバイス PLD 事業部 PLD 部 エキスパート エンジニア グループ 仲見 倫 氏

### ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP と共に提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト [japan.xilinx.com](http://japan.xilinx.com) で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング本部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社 Web サイトもご参照ください。

- ・ トップページ : <http://japan.xilinx.com/>
- ・ プレスリリース (日本語) : [http://japan.xilinx.com/japan/j\\_prs\\_rls/](http://japan.xilinx.com/japan/j_prs_rls/)
- ・ このリリースの全文は次の URL を参照のこと :  
[http://japan.xilinx.com/japan/j\\_prs\\_rls/2012/events/et2012.htm](http://japan.xilinx.com/japan/j_prs_rls/2012/events/et2012.htm)