

ザイリックス、業界初の All Programmable MPSoC 向け UltraScale マルチプロセッシング アーキテクチャを発表

次世代 Zynq UltraScale MPSoC により タスクごとに適切なエンジンを提供し高付加価値化を追求

ザイリックス社（本社：米国カリフォルニア州サンノゼ、NASDAQ：XLNX）は 2 月 24 日（米国時間）、「Embedded World 2014」において次世代 Zynq® UltraScale MPSoC 向け UltraScale™ マルチプロセッシング (MP) アーキテクチャを発表した。業界で成功を収めた Zynq-7000 All Programmable SoC をベースに構築された新たな UltraScale MPSoC アーキテクチャは、ザイリックスの ASIC クラス UltraScale FPGA および 3D IC アーキテクチャを拡張することによりヘテロジニアス マルチプロセッシングを実現し、「タスクごとに適切なエンジンを提供する」ことを可能にした。Zynq-7000 によって業界初の All Programmable SoC を実現したザイリックスが、UltraScale MPSoC によって初の All Programmable MPSoC を実現したことになる。

新しい All Programmable MPSoC アーキテクチャは 仮想化のサポートにより、32 ビットから 64 ビットプロセッサのスケラビリティを提供し、ソフトウェアとハードウェアエンジンの連携動作によるリアルタイム制御、グラフィックス/ビデオの処理、波形/パケットの処理などを実現する。さらに、次世代インターコネクトとメモリ、最新の電力管理機能などの技術強化によって、マルチレベルのセキュリティ/安全性/信頼性を提供する。UltraScale MPSoC アーキテクチャは、システム消費電力を低減しつつ、システムのパフォーマンスとインテグレーションを飛躍的に向上することが可能である。これは、TSMC 社の 16nm FinFET プロセスを活用することで、ヘテロジニアス マルチプロセッシングと業界最速の FinFET を組み合わせることが可能になったためである。

こうした新しいアーキテクチャ構成要素に加え、Vivado® Design Suite とさまざまなアブストラクションの設計環境も同時に提供されるため、プログラミングが大幅に簡素化され生産性を向上することができる。C、C++、OpenCL をベースとするデザイン アブストラクションをはじめ、Mathworks 社や National Instruments 社などのサードパーティ システム レベル アブストラクション、IP ベースのデザイン アブストラクションおよびオートメーションなどが利用可能である。これらの環境では、デファクト スタンドである 28nm Zynq-7000 All Programmable SoC からのソフトウェア マイグレーションも容易に行える。新しい MPSoC アーキテクチャをサポートするため、Zynq SW エコシステムや OS サポート、デバッグ、各種 IP ツール、基板、デザイン サービスなどが提供される。

UltraScale MPSoC アーキテクチャについて詳しくは japan.xilinx.com/ultrascalempsoc を参照されたい。

ザイリックスについて

ザイリックスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリックスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリックスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリックス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリックス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリックス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
http://japan.xilinx.com/japan/j_prs_rls/2014/ultrascale/first-all-programmable-mpsoc.htm