

## ザイリンクス、デュアル コア版の Zynq UltraScale+ MPSoC ファミリーを拡大

### Zynq UltraScale+ ファミリーに新しいデバイスを追加し、スケーラビリティを拡大

ザイリンクス社 (本社 : 米国カリフォルニア州サンノゼ、NASDAQ : XLNX) は 6 月 15 日 (米国時間)、Zynq® UltraScale+™ MPSoC デバイス ファミリーに、効率化されたデュアル コア製品を追加したと発表した。新しいデュアル コア「CG」ファミリー製品は、Zynq MPSoC ポートフォリオのスケーラビリティを拡大するものであり、デュアル アプリケーションおよびリアルタイム プロセッサがファミリーに加わる。Zynq UltraScale+ ファミリーでは現在、クアッド ARM® Cortex®-A53、デュアル Cortex-R5、グラフィックス プロセッシング ユニットおよびビデオ コーデック ユニットが提供されているが、新しいデュアル コア デバイスにより、低コストのラインナップが拡張されるため、より多くの選択肢と拡張性が提供される。拡張可能なプロセッサ ポートフォリオには 3 つのデバイス タイプがあり、設計者は最適なデバイスを選択することで、モーター制御、センサー フュージョン、医療内視鏡検査、ハンドヘルド ラジオをはじめとする、幅広い市場における処理要件に対応できる。

ザイリンクスの SoC 製品ライン担当シニア マネージャーであるシュミット シャー (Sumit Shah) は、「今回、ファミリーに加わった新製品は、スケーラブルなハードウェア プラットフォームを求めるユーザーのニーズに応えるものです。これらの製品は、デュアル コア ARM Cortex-A53 プロセッサ ソリューションにより柔軟性が与えられています。これまで以上に広い市場分野やアプリケーションに対応し、低コストのエントリー ポイントを提供するだけでなく、Zynq UltraScale+ ポートフォリオ全体においてピン マイグレーションの互換性を備えています」と述べている。

ARM 社のグローバル マーケティングおよびストラテジック アライアンス担当バイス プレジデントであるイアン ファーガソン (Ian Ferguson) 氏は、「エンベデッド市場はさまざまなアプリケーションのセットで構成されており、幅広いプラットフォームや市場で展開できる効率的かつ拡張可能な技術が求められています。Zynq 製品ポートフォリオは、これまでになく幅広い製品を提供しています。さまざまな ARM プロセッサの提供により、あらゆるアプリケーションでコードや IP を再利用できるため、顧客が製品を市場に投入するまでの時間が大幅に短縮されるでしょう」と述べている。

### 供給体制

デュアル コア CG デバイスは、業界をリードする [Vivado® Design Suite](http://www.xilinx.com/products/design-tools/vivado-design-suite) 2016.3 により、2016 年第 4 四半期からサポートされる。現在、既存の Zynq UltraScale+ デバイスを使用した設計を開始することが可能であり、2017 年上半期に予定されているデュアル コア CG の提供が開始された際には、設計の移行が可能になる。Zynq UltraScale+ MPSoC ファミリーの詳細については、<http://japan.xilinx.com/products/silicon-devices/soc/zynq-ultrascale-mpsoc.html> を参照されたい。

## Zynq UltraScale+ MPSoC について

Zynq UltraScale+ MPSoC は、TSMC 社の 16FF+ プロセスを採用した業界初のヘテロジニアスなマルチプロセッサ SoC (MPSoC) である。Zynq UltraScale+ MPSoC は、単位ワット当たりのシステム性能を最大 5 倍に引き上げ、次世代システムに求められるセキュリティと安全性を備えた any-to-any コネクティビティを提供することにより、高い柔軟性を備えかつ標準規格に基づいたプラットフォームの開発を可能にする。Zynq UltraScale+ MPSoC は、デュアルまたはクアド コア 64ビット ARM® Cortex™-A53 アプリケーション プロセッシング ユニット、デュアル コア 32ビット ARM® Cortex™-R5 リアルタイム プロセッシング ユニットおよび ARM® Mali™-400 グラフィックス プロセッシング ユニットを含む複数のユーザー プログラマブル プロセッサを組み合わせている。また、Zynq UltraScale+ MPSoC ファミリは、統合ペリフェラル、安全 / セキュリティ機能および高度なパワー マネージメント機能も豊富に内蔵している。さらに、Zynq UltraScale+ MPSoC ファミリと SDSoc™ 開発環境を組み合わせることで、ソフトウェア定義でかつハードウェア最適化されたシステムを実現できる。

## ザイリンクスについて

ザイリンクスは、All Programmable FPGA、SoC、MPSoC、3D IC の世界的なリーディング プロバイダーである。ソフトウェア定義でハードウェアが最適化されたアプリケーションを可能にすることによって、クラウド コンピューティング、SDN/NFV、ビデオ / ビジョン、インダストリアル IoT および 5G ワイヤレスなどの分野に飛躍的進歩をもたらす。詳しい情報は、ウェブサイト [japan.xilinx.com](http://japan.xilinx.com) で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。ARM、Cortex、Mali は EU およびその他の国での ARM の登録商標および商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/>
- プレスリリース (日本語) : [http://japan.xilinx.com/japan/j\\_prs\\_rls/](http://japan.xilinx.com/japan/j_prs_rls/)
- このリリースの全文は次の URL を参照のこと :

[http://japan.xilinx.com/japan/j\\_prs\\_rls/2016/add-dual-core-device-on-zynq-ultrascale-plus-mpsoc.html](http://japan.xilinx.com/japan/j_prs_rls/2016/add-dual-core-device-on-zynq-ultrascale-plus-mpsoc.html)