

ザイリンクス、Vivado Design Suite 2012.3 によって生産性を大幅に向上

新たなマルチスレッド プレース アンド ルートとリファレンス デザインにより
All Programmable 7 シリーズ FPGA のインプリメンテーションに要する時間を短縮

ザイリンクス社（本社：米国カリフォルニア州サンノゼ、NASDAQ：XLNX）は 10 月 23 日（米国時間）、Vivado™ Design Suite 2012.3 が利用可能になったと発表した。今回のリリースにより、デザイン インプリメンテーションを加速する新たなリファレンス デザインの提供に加え、マルチコア プロセッサ ワークステーションへの対応による生産性の向上を提供する。

ザイリンクスのデザイン メソッド担当シニア マーケティング ディレクターであるトム フィースト (Tom Feist) は、「ザイリンクスは次世代デザイン環境を新たにリリースするたびに、必ず顧客の生産性のあらゆる局面に注目しています。最高で 200 万ものロジックセルを備えるザイリンクスの強力な All Programmable 3D IC を念頭に置けば、設計ツールの実行時間の短縮は、Vivado Design Suite がデザイナーを支援して製品の市場投入を加速する上でひと世代先を行っていることを示す数々の方法のひとつに過ぎません」と述べている。

Vivado Design Suite は 4 月にリリースされて以来、複雑なデザインの C および RTL からのインプリメンテーションを最高で 4 倍も高速化しただけでなく、ISE® Design Suite と比べ 1 スピードグレード、競合デバイスと比べ 3 スピードグレード、それぞれパフォーマンスを向上させた。新技術であるマルチスレッド プレース アンド ルート テクノロジーのおかげで、ザイリンクスが提供する次世代デザイン環境の最新リリースはマルチコア ワークステーションの生産性をさらに加速しており、デュアルコア プロセッサで 1.3 倍、クワッドコアで 1.6 倍高速なランタイムを実現できる。

All Programmable 7 シリーズ FPGA ターゲット リファレンス デザイン

Vivado Design Suite 2012.3 のリリースにより、Kintex™-7 および Virtex®-7 All Programmable FPGA をサポートするザイリンクスの[ターゲット リファレンス デザイン \(TRD\)](#) のポートフォリオが拡張され、デザイナーの生産性がさらに向上する。TRD が提供するインフラストラクチャ デザインは、あらかじめ検証され、パフォーマンスが最適化されており、デザイナーがそれぞれ顧客のニーズに対応して変更ないし拡張させることができる。

- Kintex-7 FPGA ベース TRD：パフォーマンスを最適化した DMA エンジンと DDR3 メモリ コントローラによりエンドツーエンドで 10 Gb/s のパフォーマンスを実現する PCIe® デザインを完全に統合しており、Kintex-7 FPGA の能力を充分引き出すことが可能である。
- Kintex-7 FPGA コネクティビティ TRD：Gen2 x8 PCIe エンドポイント、マルチチャンネル パケット DMA、バッファ用 DDR3 メモリ、10G イーサネット MAC、10GBASE-R 規格に互換性を持つ物理層インターフェイスを備えたデュアル NIC (ネットワーク インターフェイス カード) を搭載し、各方向に最高 20 Gb/s のパフォーマンスを実現する。

- Kintex-7 FPGA エンベデッド TRD : GbE、DDR3 メモリ コントローラ、ディスプレイ コントローラその他の標準的プロセッサ周辺機能を備えた、総合的プロセッサ サブシステムを提供する。
- Kintex-7 FPGA DSP TRD : オーバークロックにより 491.52 MHz で動作するデジタル アップ/ダウン コンバージョン機能を備えた高速アナログ インターフェイスを装備する。

供給体制

ISE Design Suite Logic Edition および Embedded Edition の保証期限内の顧客は、Vivado Design Suite の Design Edition を追加費用なしに利用できる。ISE Design Suite の DSP および System Edition の顧客は、Vivado Design Suite System Edition を Vivado High-Level Synthesis も含め追加費用なしに利用できる。

[ISE Design Suite](#) および Vivado Design Suite の最新バージョンは、japan.xilinx.com からダウンロードできる。Vivado Design Suite のサインアップ、またはオンライン [トレーニング](#) の視聴も可能になっている。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP と共に提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。PCI、PCIe および PCI Express は PCI-SIG のライセンスに基づく登録商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング本部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
http://japan.xilinx.com/japan/j_prs_rls/2012/software/vivado-design-suite_2012-3.htm