



プレスリリース

2013 年 8 月 7 日

ザイリンクス、世界初のヘテロジニアス All Programmable 3D IC によって 2013 年の 3D InCites アワードを受賞

28nm の Virtex-7 H580T FPGA による 3D IC 業界への画期的な貢献が評価される

ザイリンクス社(本社：米国カリフォルニア州サンノゼ、NASDAQ：XLNX)は 7 月 23 日 (米国時間)、世界初のヘテロジニアス All Programmable 3D IC となる同社の 28nm Virtex®-7 H580T FPGA が、今年の 3D InCites アワードを「3D プロダクト (デザイン / プロセス)」カテゴリーにおいて受賞したと発表した。このアワードは 3D IC 業界に革新をもたらした企業に与えられるもので、SEMICON West コンファレンスにおいて 3D InCites および TechSearch International から授与された。

ザイリンクスの FPGA プロダクト マネージメントおよびマーケティング担当シニア ディレクターであるデイブ マイロン (Dave Myron) は、「このアワードは、業界をリードする Virtex-7 HT FPGA の先進性、マーケットでの支持、3D IC テクノロジーの進歩にもたらす貢献を高く評価するものです。今回の受賞により、イノベーションと半導体業界のたゆみない前進へのザイリンクスの献身的取り組みも認められました。ザイリンクスの従業員とデザイン チームは、顧客のニーズを満たすことを使命としており、卓越したテクノロジーへのこうした専心こそ、ザイリンクスがマーケット リーダーであり続けていることの原因なのです」と述べている。

Virtex-7 H580T FPGA が受賞したのは、最先端を行く 3D IC テクノロジーの進歩に対して昨年同デバイスがもたらした貢献が認められたためである。ザイリンクスの他の All Programmable 3D IC デバイス同様、Virtex-7 H580T FPGA はザイリンクスのスタックド シリコン インターコネクト (SSI) テクノロジーを利用して複数の FPGA をインターコネクトするという課題に取り組み、複数のダイ間で高帯域幅のコネクティビティを実現し、複数のチップを用いるアプローチと比べてワットあたりダイ間帯域幅を 100 倍高速化することを可能にした。

3D InCites の創業者であるフランソワーズ フォン トラップ (Francoise von Trapp)氏は、「過去 10 年間にわたって続けられてきた、2.5D および 3D IC テクノロジーを実用化するための懸命な努力を評価すべきときが来たと判断しました。現在利用可能となったザイリンクスの Virtex-7 デバイスの成功をはじめ、残された技術的 / 経済的ハードルをクリアするための他の受賞企業による努力のおかげで、私たちはこの目標に近づきつつあります」と述べている。

3D InCites アワード プログラムは、3D テクノロジーに関する信頼しうる情報を提供する一流オンライン コンテンツソースである 3D InCites と、先進的半導体パッケージング テクノロジーのマーケット リサーチおよび情報収集分野のトップ企業である TechSearch International によって 2013 年に設立された賞で、2.5D および 3D IC テクノロジーの実用化を推し進める業績を顕彰することが目的である。今年のアワードにより、エンジニアリング分野で

キャリアを積むことを希望する若い女性のための奨学金である Frances B. Hugle Engineering Scholarship に 5,000 ドルが贈られた。

3D InCites について

3D InCites は 2009 年に立ち上げられたオンライン コンテンツ ソースで、3D IC インテグレーションおよび 3D パッケージング テクノロジーへの関心を高めることを目的としている。3D インテグレーションを実現するためには、サプライチェーン全体にわたってオープンなコラボレーションが必要になる。そのため、3D InCites は 2.5D および 3D テクノロジーの商業生産の実現に向け、テクノロジー開発やデザイン、規格、インフラストラクチャの進捗状況に関する情報を主な意思決定者に伝えるべく努力している。3D InCites を運営している Impress Labs (www.impresslabs.com) はクリエイティブおよびマーケティング コミュニケーション分野のグローバルなエージェンシーで、半導体やソーラーエネルギー、ライフサイエンスといった業界のテクノロジー企業のブランド構築を専門とする。詳しくは www.3dincites.com を参照されたい。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
http://japan.xilinx.com/japan/j_prs_rls/2013/award/virtex-7-h580t-fpga-wins-3d-incites-award.htm