



プレスリリース
2013 年 9 月 13 日

ザイリンクスとエコシステム、 IBC 2013 において業務用放送システム向け All Programmable Smarter Solution を展示

ザイリンクス社 (本社 : 米国カリフォルニア州サンノゼ、NASDAQ : XLNX) と同社のエコシステムは 9 月 12 日 (米国時間)、業務用放送システム向け All Programmable Smarter Solution の展示を行う。デモンストレーションには、UltraHD ビデオ ソリューションや RTVE (リアルタイム ビデオ エンジン)、SMPTE 2022 ビデオ オーバー IP、Zynq®-7000 All Programmable SoC ビデオ開発キットに加え、ザイリンクス アライアンス プログラムの複数のメンバー企業によるデモンストレーションも含まれる。

技術論文によるプレゼンテーション

IBC の「Future Zone」エリアで、以下の通りザイリンクスとアライアンス プログラムのメンバー企業による「ポスター」プレゼンテーションを聴くことができる。

- 「完全にスケラブルでコンフィギュレーション可能なビデオ プロセッシング」
発表者 : ザイリンクス ブロードキャスト担当システム アーキテクト、ボブ フェン (Bob Feng) および OmniTek 社 マネージング ディレクター、ロジャー フォーセット (Roger Fawcett)氏。
場所 : Future Zone 参照番号 338
- 「H.265 デジタル ビデオ エンコーディング用のハイブリッド アーキテクチャ」
発表者 : ボブ フェンおよび Vanguard Video 社プレジデント、ラウル ディアス (Raul Diaz)氏。
場所 : Future Zone 参照番号 339

アライアンス プログラム メンバー企業によるザイリンクス デモンストレーション

ザイリンクス アライアンス プログラム メンバー企業数社が、ザイリンクスのテクノロジーに基づくデモンストレーションを以下の通りそれぞれのブースで行う。

OmniTek 社 - スタンド 6.A18

- **4K ビデオ プロセッシング向け RTVE (リアルタイム ビデオ エンジン) 3.0**
アライアンス メンバー企業である OmniTek 社は、ザイリンクスの FPGA および All Programmable SoC で利用できる 4K OSVP (スケラブル ビデオ プロセッサ IP コア) v2.0 のデモンストレーションを行う。
- **Zynq-7000 All Programmable SoC をベースとするビデオ開発キット**
OmniTek 社は、ザイリンクスのビデオ リファレンス デザインに含まれる OSVP (スケラブル ビデオ プロセッサ IP コア) v1.0 のデモンストレーションも行う。

Barco Silex 社 - スタンド 10.D31b

- **10Gbps ネットワーク上での非圧縮ストリームや、1Gbps ネットワーク上で JPEG2000 圧縮ストリームを実現する SMPTE 2022 ビデオ オーバー IP**
アライアンス メンバー企業である Barco Silex 社のマルチチャンネル ビデオ オーバー IP を紹介。Zynq-7000 All Programmable SOC 上で JPEG2000、MPEG-TS、SMPTE2022 -1/-2 および -5/-6 を動作させる。

Vanguard Video 社 - ミーティング スペース 13.MS32

- **4K およびモバイル TV コンテンツ向け HEVC 圧縮**
アライアンス メンバー企業である Vanguard 社の H.265/HEVC エンコーダのハードウェア インプリメンテーションのデモンストレーションを行う。ザイリンクスの Kintex®-7 FPGA 上で動作させる。

intoPIX 社 - スタンド 10.D31g

- **ザイリンクス KC705 ボード上の SMPTE 2022 JPEG2000 ビデオ オーバー IP リファレンス デザイン**
認定アライアンス メンバー企業である intoPIX 社のデモンストレーションで、新しい SMPTE 2022 リファレンス デザインによる JPEG 2000 の超低レイテンシ コーデックを紹介する (HD60p で 5ms 未満)。
- **より高度なフレームレートと解像度を実現する UltraHD 4K/8K JPEG 2000 コーデック**
intoPIX 社は ULTRA HD ファミリーも紹介する。これは、ザイリンクスの FPGA ひとつで 4K 60fps や 8K 60fps をサポート可能な視覚的ロスレス JPEG 2000 エンコーダ/デコーダ コアの新シリーズである。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
- http://japan.xilinx.com/japan/j_prs_rls/2013/events/showcase-smarter-solutions-at-ibc2013.htm