



プレスリリース

2014 年 1 月 30 日

## ザイリンクス、業界唯一のハイエンド 20nm ファミリーとして初の Virtex UltraScale All Programmable デバイスを 12 月にテープアウト

### 1.5 倍から 2 倍のパフォーマンスとインテグレーションを実現し、競合他社より一世代先行

ザイリンクス社(本社：米国カリフォルニア州サンノゼ、NASDAQ：XLNX)は 1 月 21 日(米国時間)、初の Virtex® UltraScale™ デバイスのテープアウトにより、20nm における業界初の製品をさらにもうひとつ送り出したことを発表した。UltraScale アーキテクチャをベースとした、業界唯一のハイエンド 20nm 製品である Virtex UltraScale ファミリーは、これまでにない水準のパフォーマンスやシステム インテグレーション、帯域幅を実現するため、幅広いアプリケーションに対応できる。UltraScale アーキテクチャは、複数の ASIC テクノロジーや新しいルーティング アーキテクチャの導入により、次世代のインターコネクトやスケーラビリティ面でのボトルネックを解消し、ASIC クラスのメリットを顧客に提供する。UltraScale アーキテクチャはまた、20nm プレーナから 16nm FinFET テクノロジーまで、そして、モノシックから 3D IC におよぶスケーラビリティも提供している。

TSMC 社の 20SoC プロセスをベースとした初の Virtex UltraScale デバイスの型番は、VU095 である。94 万ロジックセルに加えて 150G Interlaken を 6 つ、100G イーサネット コアを 4 つ内蔵しているため、さらに 83 万 3,000 ロジックセル相当の容量を提供していることになる。また、チップ間、および、チップとオプティックス インターフェイスに対応した 32.75 Gb/s トランシーバを備えているほか、28Gb/s でのバックプレーン伝送にも世界で初めて対応した。

ザイリンクスの FPGA プロダクト マネージメントおよびマーケティング担当シニア ディレクターであるデイブ マイロン (Dave Myron) は、「Virtex UltraScale 20nm ファミリーは直接競合する製品が存在しないうえ、業界唯一の ASIC クラス アーキテクチャをベースとしています。次世代のスマートでハイ パフォーマンスなシステムに求められるテクノロジーを提供できるのはザイリンクスだけです。システム パフォーマンスとインテグレーションをさらに 1.5 倍から 2 倍に高め、競合他社より一世代先行する Virtex UltraScale ファミリーは、いまや ASIC や ASSP、そして、従来の FPGA に代わる最善の選択肢だと言えるでしょう」と述べている。

Virtex UltraScale VU095 は、4x100G トランスポンダや 4x100G MAC to Interlaken ブリッジのようなハイエンド有線通信インフラストラクチャ アプリケーションをはじめ、テスト / 計測機器、航空宇宙防衛、ハイ パフォーマンス コンピューティングといった分野のアプリケーションに理想的なデバイスである。

#### 供給体制

UltraScale デバイス ファミリーでは、すでに [Kintex® UltraScale™](#) デバイスのサンプル出荷を行っている。最初の [Virtex UltraScale](#) VU095 デバイスの出荷は 2014 年第 2 四半期を予定している。UltraScale デバイスの設計

は Vivado® Design Suite 2013.4 でサポートされている。UltraScale アーキテクチャについて詳しくは [japan.xilinx.com/ultrascale](http://japan.xilinx.com/ultrascale) を参照されたい。

#### ザイリックスについて

ザイリックスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト [japan.xilinx.com](http://japan.xilinx.com) で公開している。

※ ザイリックスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリックスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリックス株式会社 マーケティング部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリックス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリックス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : [http://japan.xilinx.com/japan/j\\_prs\\_rls/](http://japan.xilinx.com/japan/j_prs_rls/)
- このリリースの全文は次の URL を参照のこと :  
[http://japan.xilinx.com/japan/j\\_prs\\_rls/2014/ultrascale/tapes-out-first-20nm-virtex-family.htm](http://japan.xilinx.com/japan/j_prs_rls/2014/ultrascale/tapes-out-first-20nm-virtex-family.htm)