

ザイリンクス、業界初の 16nm All Programmable MPSoC を 予定より 3 カ月早く出荷開始

**Zynq UltraScale+ MPSoC、単位ワット当たりのシステム性能を最大 5 倍に引き上げ、
セキュリティと安全性を備えた any-to-any コネクティビティで次世代システムに対応**

ザイリンクス社 (本社 : 米国カリフォルニア州サンノゼ、NASDAQ : XLNX) は 9 月 30 日 (米国時間)、業界初の 16nm All Programmable マルチプロセッサ SoC (MPSoC) を予定より 3 カ月早く初めて顧客に出荷したと発表した。Zynq® UltraScale+™ MPSoC の出荷を早めたことで、ザイリンクスの顧客は MPSoC ベースのシステム的设计と提供をただちに開始することができる。TSMC 社の 16FF+ (FinFET プラス) プロセスを採用した [Zynq UltraScale+ MPSoC](#) は、単位ワット当たりのシステム性能を最大 5 倍に引き上げ、セキュリティと安全性を備えた any-to-any コネクティビティを提供することにより、次世代システムの要求に対応する。Zynq UltraScale+ MPSoC は、次世代のエンベデッド ビジョン、先進運転支援システム (ADAS)、インダストリアル IoT (I-IoT)、各種通信システムの開発を可能にする。

TSMC 社のビジネス ディベロップメント担当バイス プレジデントである ビージェイ ウー (BJ Woo) 氏は、「TSMC とザイリンクスによる継続的な共同開発によって、ワールド クラスの 16nm FinFET マルチプロセッシング SoC の早期出荷が実現しました。ザイリンクスと TSMC は、最小の消費電力と最高レベルのシステム集積度およびインテリジェンスを備えた業界最先端のシリコン性能を明確に実証し、提供することができました」と述べている。

ザイリンクスのプログラマブル製品グループ担当エグゼクティブ バイス プレジデント兼ジェネラル マネージャである ビクター ペン (Victor Peng) は、「Zynq UltraScale+ MPSoC 16nm デバイスの早期出荷は、計画通りのプロジェクトの実施と絶対的な品質においてザイリンクスの傑出した記録を更新するものです。ザイリンクスは、28nm、20nm、16nm プロセスと 3 世代続けて業界に先駆けて、最先端製品を製品化できました」と述べている。

Zynq UltraScale+ MPSoC について

Zynq UltraScale+ MPSoC は、TSMC 社の 16FF+ プロセスを採用した業界初のヘテロジニアスなマルチプロセッサ SoC (MPSoC) である。Zynq UltraScale+ MPSoC は、単位ワット当たりのシステム性能を最大 5 倍に引き上げ、セキュリティと安全性を備えた any-to-any コネクティビティを提供することにより、次世代システムの要求に対応するとともに高い柔軟性を備えかつ標準規格に基づいたプラットフォームの開発を可能にする。Zynq UltraScale+ MPSoC は、クアッド コア 64 ビット ARM® Cortex™-A53 アプリケーション プロセッシング ユニット、デュアル コア 32 ビット ARM Cortex-R5 リアルタイム プロセッシング ユニットおよび ARM Mali™-400 グラフィックス プロセッシング ユニットを含む 7 つのユーザー プログラマブル プロセッサを組み合わせている。また、Zynq UltraScale+ MPSoC ファミリーは、ペリフェラル ホスト機能、セキュリティ/機能安全および高度なパワー マネージメント機能も内蔵してい

る。さらに、Zynq UltraScale+ MPSoC ファミリーと SDSoc™ 開発環境を組み合わせることで、ソフトウェアで設計し、かつ、ハードウェアを最適化するシステムを実現できる。

供給体制

All Programmable Zynq UltraScale+ MPSoC デバイスのイニシャル サンプルは現在出荷中である。一般向けサンプルは 2016 年第 1 四半期に出荷開始予定である。Zynq UltraScale+ MPSoC デバイスのデモは、<http://japan.xilinx.com/products/silicon-devices/soc/zynq-ultrascale-mpsoc.html?autoplayVideo=true> を参照されたい。ザイリンクスは、11 月 10 日～12 日にカリフォルニア州サンタクララのサンタクララ コンベンション センターで開催予定の ARM TechCon (ブース #205) において、All Programmable Zynq UltraScale+ MPSoC デバイスのデモンストラーションを展示する予定である。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA、SoC、MPSoC、3D IC の世界的なリーディング プロバイダーである。ソフトウェア定義でハードウェアが最適化されたアプリケーションを可能にすることによって、クラウド コンピューティング、SDN/NFV、ビデオ / ビジョン、インダストリアル IoT および 5G ワイヤレスなどの分野に飛躍的進歩をもたらす。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。ARM、Cortex、Mali は EU およびその他の国での ARM の登録商標および商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
- http://japan.xilinx.com/japan/j_prs_rls/2015/soc/shipping-first-all-programmable-mpsoc.htm