

## ザイリンクス、リアルタイム ビデオ エンジン (RTVE) 2.1 によって OEM 企業による「スマート」放送機器ソリューション開発を支援

ザイリンクス社(本社：米国カリフォルニア州サンノゼ、NASDAQ: XLNX)は 4 月 8 日 (米国時間)、同社のビデオシステム開発向けのリファレンスデザインであるリアルタイム ビデオ エンジン (RTVE) 2.1 が利用可能になったと発表した。これにより放送機器 OEM 企業が次世代「スマート」ソリューションの開発を加速することが可能となる。この RTVE 2.1 は、ザイリンクス アライアンス プログラムの公式メンバー企業である OmniTek 社が提供する OZ745 Zynq™-7045 All Programmable システムオンチップ (SoC) ベースボード上で動作する。NAB 2013 のブース# N311 で発表された RTVE 2.1 は、ザイリンクスの All Programmable Smarter Vision ソリューションの重要なリファレンスデザインで、Zynq-7000 All Programmable SoC に加え、IP インテグレーター ソフトウェア ツールを備えた Vivado™ 高位合成 (HLS) や OpenCV ライブラリー、SmartCORE™ IP、ハードウェア開発キットを組み合わせることで、高度なビデオ解析や抜群のリアルタイム パフォーマンスが求められるアプリケーションの開発を加速することができる。

ザイリンクスのブロードキャスト/コンシューマ マーケティング担当ディレクターであるベン ランヤン (Ben Runyan) は、「OmniTek 社と協力して開発した RTVE 2.1 は総合的なビデオ システム リファレンス デザインであり、これを OEM 企業が利用することによって、新しい業務用モニターやデジタル シネマ プロジェクター、ルータ、スイッチャ、マルチビューワ、カメラなど、ハイ パフォーマンスなビデオ プロセッシング、とりわけマルチビデオ ストリームの処理能力が求められる重要な放送機器を開発できるようになります。RTVE 2.1 のアーキテクチャには Zynq-7000 All Programmable SoC を用いているので、ひとつのデバイス上で 1080p60 ビデオ チャンネルを同時に最大 8 つまで統合可能なスケーラブルなソリューションが実現します。さらに、ARM® デュアルコア Cortex™-A9 MPCore™ プロセッサ上で動作する機能も合わせて利用できるため、ビデオに基づくアプリケーションにおいて ASIC と ASSP が生み出しているギャップを埋めるのに最適なプラットフォームです」と述べている。

RTVE 2.1 リファレンス デザインでは、10 ビットの色深度、フル 4:4:4 カラー サブサンプリングで動作するビデオ プロセッシング パイプラインを複数利用でき、さらに、今回からウェブ ベースの GUI が利用できるようになったのでリファレンス デザインの取り扱いが容易になった。RTVE 2.1 新リリースでは、機能と使い勝手の点でさらに次のような改善が行われている。

- 最高 8 チャンネルのビデオをサポートするため、シリコン上の同一エリアでシステム パフォーマンスを高めることが可能。

- デインターレーサとスケーラを内蔵した OmniTek 社の スケーラブル ビデオ プロセッサ (OSVP) に加え、堅牢なマルチポート ビデオ ダイレクト メモリ アクセス (VDMA) テクノロジーにより、ハイ パフォーマンスを維持しながら消費リソースを最小化できる。

ザイリンクスと OmniTek 社 (ブース# N4323) はいずれも、OmniTek OZ745 Zynq-7000 All Programmable SoC 開発プラットフォーム上で動作する最新版の RTVE 2.1 をそれぞれのブースで NAB の開催期間を通じてデモンストレーションする。RTVE について詳しくは <http://japan.xilinx.com/applications/broadcast/brtve-tdp/index.htm> を参照されたい。

## 供給体制

[RTVE 2.0 ラウンジ](#) は直ちに利用できる。RTVE 2.1 は 2013 年第 2 四半期に利用可能となる予定である。詳しくは、[ザイリンクスのブロードキャスト](#) ウェブ ページ、または [OmniTek 社](#) のウェブサイト参照されたい。

## ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスで次世代設計環境および IP と共に提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト [japan.xilinx.com](http://japan.xilinx.com) で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。ARM、Cortex、MPCore は EU およびその他の国での ARM の登録商標および商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング本部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : [http://japan.xilinx.com/japan/j\\_prs\\_rls/](http://japan.xilinx.com/japan/j_prs_rls/)
- このリリースの全文は次の URL を参照のこと :  
[http://japan.xilinx.com/japan/j\\_prs\\_rls/2013/broadcast/smart\\_solutions\\_with\\_rtve.htm](http://japan.xilinx.com/japan/j_prs_rls/2013/broadcast/smart_solutions_with_rtve.htm)