

**ザイリンクス株式会社、
2 月 26 日に 7 回目となる「Xilinx All Programmable Day」を開催**

**Vivado Design Suite による All Programmable な設計手法を効果的に習得可能、
高位合成による設計で大幅な生産性向上を実現**

ザイリンクス社の日本法人ザイリンクス株式会社（東京都品川区、代表取締役社長 サム ローガン）は、2 月 26 日（水）にザイリンクス トレーニング イベント「Xilinx All Programmable Day #7」をコンファレンススクエア エムプラス（千代田区丸の内）で開催する。今回で 7 回目の開催となる Xilinx All Programmable Day においてザイリンクスは、最新の Vivado® Design Suite 2013.3 を用いた設計手法に関連する 2 つのプログラムを用意しており、受講者は、大幅な生産性向上をもたらす高位合成での設計手法について、短時間で学ぶことができる。また、日本では初めてとなるザイリンクス認定トレーニング プロバイダに選ばれた株式会社エッチ・ディー・ラボが、協賛社として Xilinx All Programmable Day #7 に参加する。

ザイリンクスの All Programmable の設計環境を支える Vivado Design Suite により、ザイリンクスの 7 シリーズ FPGA ファミリーや Zynq®-7000 All Programmable SoC ファミリー、昨年出荷開始した UltraScale™ アーキテクチャの設計において、細かいインプリメンテーション作業に時間を割くことなく、迅速にデザインをシミュレーション、解析、変更することが可能になる。Vivado Design Suite に統合されている高位合成ツール Vivado HLS は、RTL を手動で作成する必要がなく、C、C++、System C 仕様を All Programmable デバイスへ直接合成する。

Xilinx All Programmable Day #7 では、通常 2 日間にかけて行われるトレーニング内容を 1 日に凝縮して行うため、受講者は、Vivado Design Suite による 7 シリーズ FPGA ファミリーや Zynq-7000 All Programmable SoC ファミリーの設計手法を効果的に学ぶことができる。ザイリンクスは、初級者向けプログラム「トラック A : Vivado デザイン ツール フロー」および中級者向けプログラム「トラック B : C コードベース設計 : Vivado HLS を使用した高位合成」を用意している。

Xilinx All Programmable Day #7 開催概要

主催：ザイリンクス株式会社

協賛：株式会社エッチ・ディー・ラボ、株式会社沖情報システムズ、アヴネット・インターニクス株式会社、東京エレクトロン デバイス株式会社、株式会社 PALTEK

日時：2 月 26 日（水）10:00 ～ 17:30

会場：コンファレンススクエア エムプラス（千代田区丸の内）

定員：150 名

各トラック定員：トラック A 45 名、トラック B 105 名

登録：事前登録制、登録期限 2 月 21 日（金）

受講料: 42,000 円 (税別)

※ Vivado ツールの演習を実施するため、Vivado 2013.3 をインストールしたパソコンを必ず持参すること

プログラム概要

トラック A : Vivado デザイン ツール フロー (初級)

10:00 ~ 10:30 UltraScale アーキテクチャによる、ザイリンクス All Programmable の可能性

10:30 ~ 12:00 Vivado デザイン ツール フロー

12:00 ~ 13:00 昼食

13:00 ~ 17:30 Vivado デザイン ツール フロー

トラック B : C コードベース設計 : Vivado HLS を使用した高位合成 (中級)

10:00 ~ 12:00 C コードベース設計 : Vivado HLS を使用した高位合成

12:00 ~ 13:00 昼食

13:00 ~ 13:30 UltraScale アーキテクチャによる、ザイリンクス All Programmable の可能性

13:30 ~ 17:30 C コード ベース設計 : Vivado HLS を使用した高位合成

Xilinx All Programmable Day #7 の詳細は、

<http://japan.xilinx.com/japan/events/2014/all-programmable-day-7th/index.htm> を参照されたい。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、UltraScale、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
http://japan.xilinx.com/japan/j_prs_rls/2014/events/all-programmable-day-7th.htm