

ザイリンクス、トランシーバーの技術革新で データセンター インターコネクトのコスト効率の向上を実現

Virtex UltraScale デバイス、 1 レーン当たり 25G bps で 5m の銅線接続をサポートする業界初の FPGA

ザイリンクス社 (本社 : 米国カリフォルニア州サンノゼ、NASDAQ : XLNX) は 2 月 2 日 (米国時間)、データセンター インターコネクトのコスト効率を大幅に改善する、ザイリンクスのトランシーバー技術の飛躍的な進歩を発表した。ザイリンクスの Virtex® UltraScale™ デバイスは、データセンターにおける最長 5m の銅線と最長 1m のバックプレーン インターコネクトをサポートする、25GE、50GE、100GE 銅線およびバックプレーン IEEE や 関連規格に準拠した。これらの規格には、IEEE 802.3bj 100GBASE-CR4/KR4、IEEE 802.3by 25GBASE-CR/CR-S/KR/KR-S、25G Ethernet Consortium 50GBASE-CR2/KR2 が含まれる。ザイリンクスの技術革新により、データセンター分野の顧客は、規格に準拠したベンダーの量産品を使用して、N x 25G レーンの銅線接続でデータセンターのサーバーを Top of Rack (ToR) スイッチに接続し、光ファイバーよりもコスト効率と電力効率に優れたソリューションを実現できる。

ザイリンクスのトランシーバー技術は、卓越した信号品質と自動適応等化により、最高のシグナル インテグリティおよび最高速のシリアル リンク インプリメンテーションを実現する。Virtex UltraScale FPGA は、内蔵 100G イーサネット MAC IP、ソフト エラー訂正 (RS-FEC) IP、ASIC クラスのロジック ファブリックに加え、データセンター ワークロードを高速化する、高性能かつ低レイテンシの完全なイーサネット ソリューションを提供する。

ザイリンクスの FPGA & SoC プロダクト マネージメントおよびマーケティング担当シニア ディレクターであるカーク サバーン (Kirk Saban) は、「Virtex UltraScale FPGA は、現在、量産体制に入っています。ザイリンクスは、1 レーン当たり 25Gb の銅線およびバックプレーン規格に対応する業界唯一の FPGA メーカーとして、コスト パフォーマンスが最も高いソリューションを最も低リスクでデータセンター分野のお客様に提供できるよう、全力を注いでいます」と述べている。

100GBase-CR4 および 100GBase-KR4 の電気規格に準拠した、ザイリンクスの Virtex UltraScale 30Gig GTY トランシーバーのビデオ デモは、<http://japan.xilinx.com/video/fpga/virtex-ultrascale-25gb-copper-interconnect-for-data-center.html> をご覧いただきたい。

ザイリンクスについて

ザイリンクスは、All Programmable FPGA、SoC、MPSoC、3D IC の世界的なリーディング プロバイダーである。ソフトウェア定義でハードウェアが最適化されたアプリケーションを可能にすることによって、クラウド コンピューティング、SDN/NFV、ビデオ / ビジョン、インダストリアル IoT および 5G ワイヤレスなどの分野に飛躍的進歩をもたらす。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740 / FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木 / 関 TEL: 03-5269-2301 / FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : http://japan.xilinx.com/japan/j_prs_rls/
- このリリースの全文は次の URL を参照のこと :
http://japan.xilinx.com/japan/j_prs_rls/2016/ultrascale/transceiver-breakthrough-to-data-center.htm