

ザイリンクス、一世代先行する All Programmable ソリューションを 「Embedded Technology 2013」で展示

Zynq-7000 All Programmable SoC ファミリー、最先端 28nm 7 シリーズ FPGA、 20nm All Programmable プロダクト、および最新プラットフォームを一挙に紹介

ザイリンクス社の日本法人ザイリンクス株式会社（東京都品川区、代表取締役社長 サム ローガン）は、11 月 20 日（水）から 22 日（金）までパシフィコ横浜で開催される「Embedded Technology 2013」（主催：社団法人組込みシステム技術協会 JASA）に、東京エレクトロニクス株式会社と共同出展する。ザイリンクスブース（小間番号：F-37）では、ハードウェア、ソフトウェア、そして I/O が密接に統合された業界初の All Programmable デバイス ファミリーである Zynq®-7000 All Programmable SoC および最先端 28nm プロセスを採用した革新的な All Programmable 7 シリーズ FPGA およびプラットフォームを一挙に紹介する。また、Zynq-7000 All Programmable SoC のアーキテクチャや機能性、その高い性能および All Programmable 7 シリーズ FPGA の最新ツール ソリューションを体験できるよう、様々なデモンストレーションを行う。さらに、東京エレクトロニクス株式会社をはじめ、ザイリンクス販売代理店およびサードパーティ各社とザイリンクス コラボレーション ソリューションを一堂に展示する。さらに先日業界で初めて出荷された 20nm All Programmable プロダクトについても紹介する。ザイリンクスは、28nm で一世代先を行くソリューションを提供し、20nm で再び一世代先を維持し続ける。

Zynq-7000 All Programmable SoC デモ実演

- Zynq-7000 All Programmable SoC 搭載の Cortex™-A9+NEON™ をフル活用できるコンピュータ ビジョン用ライブラリによる画像処理アプリケーション
- Zynq-7000 All Programmable SoC デバイスのロジックと IO を大きく拡張する AXI Chip2Chip IP ソリューション
- Zynq-7000 All Programmable SoC デバイスによる画像処理とモーション コントロール
- Zynq All Programmable SoC 評価プラットフォームを使用したリモート コントローラー デモ

7 シリーズ All Programmable FPGA / 最新ツール ソリューション デモ実演

- Virtex®-7 FPGA SerDes デモ
- Zynq-7000 All Programmable SoC と Virtex-7 2000T による ARM® 内蔵 SoC のトータル エミュレーション プラットフォーム
- Vivado® HLS デモ
- Virtex-7 FPGA 搭載 PCI Express® Gen3 対応評価プラットフォーム

展示内容に関する詳細は、http://ppg.teldevice.co.jp/m_event/et2013/ を参照されたい。

カンファレンス「FPGA トラック」で Zynq-7000 All Programmable SoC、UltraScale アーキテクチャ、Vivado Design Suite を紹介

展示会場内カンファレンス A 会場で行われるカンファレンス プログラムの「FPGA トラック」においてザイリンクスは、Zynq-7000 All Programmable SoC による優れたソリューション、次世代のシステム レベル機能を実現する UltraScale™ アーキテクチャ、SoC 向け次世代開発環境である Vivado Design Suite を下記の講演で紹介する。また、東京エレクトロニクスデバイスにより、Zynq-7000 All Programmable SoC の採用事例が発表される。

FPGA トラック：

- ・ 11 月 21 日 (木) 14:30～15:15
「Xilinx Zynq-7000 All Programmable SoC が最も賢いソリューションである 9 つの理由」
～単なるシリコンではない包括的なプラットフォーム～
ザイリンクス マーケティング部 Zynq ビジネス開発マネージャー 遠山 和徳
- ・ 11 月 21 日 (木) 15:30～16:15
「ザイリンクス Zynq-7000 All Programmable SoC 採用事例 ビフォー アフター」
東京エレクトロニクスデバイス PLD 事業部 PLD 技術部 グループ リーダー 中島 英雄 氏
- ・ 11 月 22 日 (金) 10:30～11:15
「ザイリンクス UltraScale アーキテクチャ」
～真の次世代アーキテクチャ～
ザイリンクス マーケティング部 プロダクト マーケティング スペシャリスト 査 錚
- ・ 11 月 22 日 (金) 11:30～12:15
「業界初の SoC 向け設計環境 ザイリンクス Vivado Design Suite」
～すべてが加速～
ザイリンクス マーケティング部 プロダクト マーケティング スペシャリスト 査 錚

ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト japan.xilinx.com で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Vivado、Zynq、UltraScale、その他本プレスリリースに記載のブランド名は米国およびその他の国のザイリンクスの登録商標または商標です。ARM、Cortex は EU およびその他の国の ARM の登録商標および商標です。PCI、PCIe、PCI Express は PCI-SIG の商標であり、同社の許可のもとで使用されています。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- ・ トップページ：<http://japan.xilinx.com/index.htm>
- ・ プレスリリース (日本語)：http://japan.xilinx.com/japan/j_prs_rls/
- ・ このリリースの全文は次の URL を参照のこと：
http://japan.xilinx.com/japan/j_prs_rls/2013/events/et2013.htm