



プレスリリース

2014 年 11 月 10 日

## ザイリンクス、20nm Kintex UltraScale KU115 FPGA を出荷開始 20nm 製品ポートフォリオを拡充し、データ センター高速化、ビデオおよび信号処理向け アプリケーションに対応

ザイリンクス社 (本社 : 米国カリフォルニア州サンノゼ、NASDAQ : XLNX) は 11 月 4 日 (米国時間)、Kintex® UltraScale™ KU115 FPGA の出荷を開始、20nm ポートフォリオを拡充したと発表した。Kintex UltraScale ファミリのフラッグシップ モデルである KU115 は、1 つのプログラマブル デバイスとしては最大数の DSP を搭載しており、従来製品比で 2 倍の DSP リソースを提供する。デジタル信号処理に最適化された KU115 FPGA は、データ センターやビデオ画像処理、医療用画像処理、放送システム、レーダーなど、データ センター演算高速化および信号処理アプリケーションを対象としている。複数の顧客向けに KU115 を出荷開始したことで、ザイリンクスは 20nm ポートフォリオとして 4 つ目の 20nm UltraScale デバイスを提供することになる。UltraScale ファミリがザイリンクスの顧客に大きな価値を提供していることは、UltraScale ファミリの好調な採用やユーザーからの好意的なフィードバックでも分かる。例えば、全世界の地図を作成する Google マップ にも UltraScale ファミリが使われている。

Kintex UltraScale KU115 FPGA は、浮動小数点演算から固定小数点演算に至るまで、DSP を利用したあらゆる種類の演算処理に最適化されている。対称型フィルタリング アプリケーションで最高 8,181 GMAC を実現するこの組み込み DSP ブロックには、高精細度ビデオ エンコードの拡張、有線通信システム向け FEC (forward error correction: 前方誤り訂正) および CRC (cyclical redundancy check: 巡回冗長検査) の拡張、無線通信、航空宇宙分野で使用されることが多い複雑なフィルタリングおよび演算向けの拡張が含まれている。1 演算当たりのリソース使用効率が改善したことにより、KU115 の 1 ワット当たりの最適性能は、データ センターなどの厳しい電力要件および熱要件が求められる処理集中型システムのニーズに適合する。Vivado® HLS (高位合成ツール) などの高位アブストラクション ツールやザイリンクスの OpenCL 向けソフトウェア定義開発環境を組み合わせることで、KU115 は、DSP を利用したアルゴリズムを設計および実装する際に生じる演算処理のボトルネックを最小限に抑える完全なソリューションを提供する。

Kintex UltraScale FPGA は、最大 116 万個のロジック セル、5,520 個の最適化された DSP スライス、76Mbit のブロック RAM、バックプレーンデータ転送に対応可能な 16.3Gbps トランシーバ、PCIe® Gen3 ハード ブロック、統合された 100Gb/s イーサネット MAC および 150Gb/s Interlaken IP コア、2,400 Mb/s で動作する DDR4 メモリ インターフェイスを提供する。28nm において最小の消費電力で最高の価格性能比を持つ新たなミッドレンジ製品のイメージを確立した Kintex デバイスは、20 nm において最大の DSP 数を実現する。

## ザイリンクスについて

ザイリンクスは、All Programmable FPGA および SoC、3D IC の世界的なリーディング プロバイダーである。業界をリードするこれらデバイスを次世代設計環境および IP とともに提供することで、プログラマブル ロジックからプログラマブル システム インテグレーションまで、幅広いユーザー ニーズに応える。詳しい情報は、ウェブサイト [japan.xilinx.com](http://japan.xilinx.com) で公開している。

※ ザイリンクスの名称およびロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、Vivado、UltraFast、その他本プレスリリースに記載のブランド名は米国およびその他の各国のザイリンクスの登録商標または商標です。PCI、PCIe、PCI Express は PCI-SIG の商標であり、同社の許可のもとで使用されています。その他すべての名称は、それぞれの所有者に帰属します。

このプレスリリースに関するお問い合わせは下記へ

ザイリンクス株式会社 マーケティング部 神保 TEL: 03-6744-7740/FAX: 03-5436-0532

株式会社井之上パブリックリレーションズ ザイリンクス広報担当 鈴木/関 TEL: 03-5269-2301/FAX: 03-5269-2305

下記のザイリンクス株式会社ウェブサイトもご参照ください。

- トップページ : <http://japan.xilinx.com/index.htm>
- プレスリリース (日本語) : [http://japan.xilinx.com/japan/j\\_prs\\_rls/](http://japan.xilinx.com/japan/j_prs_rls/)
- このリリースの全文は次の URL を参照のこと :  
[http://japan.xilinx.com/japan/j\\_prs\\_rls/2014/ultrascale/kintex-ultrascale-ku115-fpga-shipment.htm](http://japan.xilinx.com/japan/j_prs_rls/2014/ultrascale/kintex-ultrascale-ku115-fpga-shipment.htm)